This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

EUROPEAN PATENT OFFICE

Patent Abstracts of Japan

PUBLICATION NUMBER 2002044090 **PUBLICATION DATE** 08-02-02

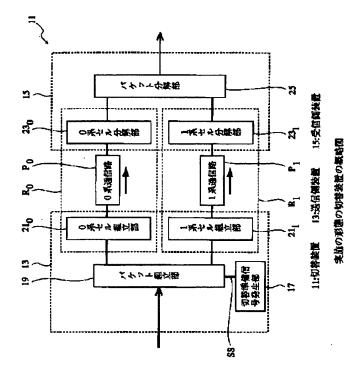
APPLICATION DATE 24-07-00 APPLICATION NUMBER 2000222210

APPLICANT: OKI ELECTRIC IND CO LTD;

INVENTOR: TAZOE YASUHIRO;

INT.CL. H04L 12/28 H04B 1/74 H04L 1/22

TITLE **SWITCH DEVICE**



ABSTRACT: PROBLEM TO BE SOLVED: To enable a switch device using the ATM transmission method to realize switching without short break even when the device uses the AAL type 2 protocol.

> SOLUTION: In this switch device 11, a transmission-side device 13 encapsulates an OAM packet to be switched to a CPS packet of the AAL type 2 protocol into an ATM capsule after the OAM packet is inserted. On the other hand, a reception-side device 15 detects the inserted position of the OAM packet and performs switching from which the overlapped reception and loss of CPS packets are eliminated by switching current standby systems to each other according to the inserted position.

COPYRIGHT: (C)2002, JPO

(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開發号 特開2002-44090

(P2002-44090A)

(43)公陽日 平成14年2月8日(2002.2.8)

(51) Int.CL?		織別記号	FΙ			ブーマ	ユード(参考)	ı
HO4L	12/28	Merce about	H04B I/	/74		Ę	K014	
H04B			H04L 1/	/22			K021	
HO4L	1/22		11/	/20	Ľ	-	5K030	
					C	,		
			密查請求	永韶 浆	菌球項の数7	OL	(全 13]	四)

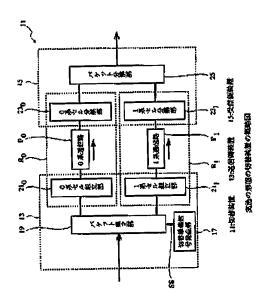
特顧2000-222210(P2000-222210)	(71)出版人 000000295 沖電気工業株式会社				
平成12年7月24日(2000.7.24)	東京都港区虎ノ門1丁目7番12号				
	(72) 発明者 田副 特宏 東京都港区虎ノ門 1 丁目 7 番12号 沖電気 工業株式会社内				
	(74)代理人 100085419				
	护理士 大 煜 孝				
	Fターム(参考) 5X014 AA01 CA01 FA01				
	5K021 AA06 BB00 BB05 CCL1 DD01				
	E202 FF03				
	5K030 GA12 HA10 MB11 JA05 JA06				
	M(x)2				
	平成12年7月24日(2000.7.24)				

切替装置 (54) 【発明の名称】

(57)【要約】

【課題】 ATM伝送方式による切替装置において、A ALタイプ2プロトコルを用いる場合にも無路断切替を 突現する。

【解決手段】 この切替装置11では、送信側装置13 にて、AALタイプ2プロトコルにおけるCPSパケッ トに切替用のOAMパケットが挿入されたのち、これが ATMセルにカブセル化される。一方、受信側装置15 にて、このOAMパケットの挿入位置を検出し、この挿 入位置によって現用/予備系を切り替えてCPSバケッ トの重複受信及び損失を無くした切留を行う。



特開2002-44090

【特許請求の範囲】

【請求項1】 送信側装置及び受信側装置間に渡ってA TM (Asynchronous Transfer Mode)セルをそれぞれ仨送する冗長機成された複数 の系における境用系及び予備系ルート間の切替を行う切 替装置において、

前記送信側装置には、

現用/予備系ルート間の切替を指示するための切替準備 信号を発生させる切替準備信号発生手段と、

前記送信側装置及び前記受信側装置間で受け渡されるべ 10 段とを有することを特徴とする切替装置。 き上位レイヤ可変長データが入力され、該上位レイヤ可 変長データを一連のパケットに変換することによりパケ ットストリームを生成すると共に、前記切替準備信号が 入力されると切替位置表示用バケットを生成し、該切替 位置表示用バケットを、前記現用/予備系ルートを経由 すべき各前記パケットストリームの互いに同一位置に挿 入して現用/予備系パケットストリームを出力するパケ ット組立手段と、

前記現用/予備系パケットストリームが入力され、これ ちをそれぞれ多重化することにより現用/予備系ATM 20 セルを組み立てる、冗長構成された複数のセル組立手段 とが設けられ、

前記受信側装置には、

前記現用/予備系ATMセルを分解することにより前記 現用/予備系パケットストリームを再生する、冗長機成 された複数のセル分解手段と、

再生された前記現用/予備系パケットストリームにおけ る前記切替位置表示用パケットの挿入位置を検出し、該 検出された挿入位置よりも前の前記現用系パケットスト リーム及び当該検出された挿入位置よりも後の前記予備 30 ことを特徴とする切替装置。 系パケットストリームから前記上位レイヤ可変長データ を再生するパケット分解手段とが設けられていることを 特徴とする切替装置。

【請求項2】 請求項1に記載の切替装置において、 前記パケット分解手段は、再生された前記現用/予備系 パケットストリームを構成する各パケットを順次に格納 する現用/予備系記憶領域を有し、検出された前記挿入 位置よりも前の前記現用系パケットストリームを前記現 用系記憶領域から読み出すと共に、検出された前記挿入 位置よりも後の前記予備系パケットストリームを前記予 備系記憶領域から読み出すことを特徴とする切替装置。

【請求項3】 請求項1に記載の切替装置において、 前記パケット分解手段は.

前記現用/予備系パケットストリームを構成する各パケ ットを順次に格納する現用/予備系記憶領域と、

前記現用系パケットストリームを前記現用系記憶領域か **ら順次に読み出し、該現用系パケットストリームにおけ** る前記切替位置表示用パケットを検出すると、前記現用 系記憶鎖域からの読み出しを停止し、その後、朔用/予 **備系ルート間を切り替えるための切替信号を発生させる 50**

現用系パケット読出手段と.

前記予備系パケットストリームにおける前記切替位置表 示用バケットを検出すると検出された前記挿入位置より も後の前記予備系パケットストリームの前記予備系記憶 領域からの読み出しを準備しつつ待機し、前記切替信号 が入力されると当該読み出しを開始する予備系パケット **読出手段と前記切替信号が入力されると前記現用/予備** 系パケット読出手段からの出力経路を選択的に切り替え つつ前記上位レイヤ可変長データを出力する出力選択手

【請求項4】 請求項2又は3に記載の切替装置におい ~

各前記現用/予備系記憶領域を、ランダム競出が可能な 記憶素子で構成したことを特徴とする切替装置。

【請求項5】 請求項1に記載の切替装置において、 前記ATMセルの組立及び分解は、複数の前記パケット が単一のATMセル中に多重化され、かつ複数のATM セルに渡り分割されて存在し得るAAL(ATM Ad aptation Layer}プロトコルを介して行 うことを特徴とする切替装置。

【請求項6】 請求項上に記載の切替装置において、 前記パケットを、ITU-T勧告!、365、2にて勧 告化されたAALタイプ2プロトコルに規定されたCP S(Common Part Sublayer)パケ ットとすることを特徴とする切替装置。

【請求項7】 請求項1に記載の切替装置において、 前記切替位置表示用パケットを、保守運用管理(OA M:Operation, Administratio n and Maintenance) パケットとした

【発明の詳細な説明】

[0001]

【発明の属する技術分野】この発明は、切替装置に関す る。特に、ATMセルを伝送する冗長構成された複数ル ートにおける各ルート間を切替えるための切替装置に関 する。

[0002]

【従来の技術】従来、送信側装置及び受信側装置を有す る単一の装置内。或いは、送信側装置及び受信側装置を 互いに離間して設置してなるネットワーク内では、送信 側装置及び受信側装置間に例えば①/1系ルート(0及 び1系ルート)と称される冗長構成されたルートを設 け、これら()/1系ルートを必要に応じて切替えること により、送信側装置及び受信側装置間の保守点検を容易 にし、データ転送路の信頼性を向上させる技術が利用さ れている。

【0003】とのような切替装置の一例は、文献【(特 闘平6-237265号公報)や文献II(特開平3-4.4.2.4.3号公報) に関示されている。

【0004】文献 lは、SDH (Synchronou

s Digital Hierarchy)レイヤ上で ATMセルを転送する切替装置に関する。具体的に言う と、この技術では、送信側の0/1系ルートにおいて、 それぞれ予めATMセルに通し番号を付加しておき、そ の後、SDHフレームに含まれる最初のユーザセルの香 号をオーバヘッド領域に格納して送信し、一方、受信側 の0/1系ルートにおいては、0/1系ルートからのユ ーザセルの番号を互いに比較することによりユーザセル の位組差を検出し、一方の遅延時間を調整して0/1系 ルートにおけるタイミング同期を確立し、しかる後、現 10 しながら、文献【や文献】【に示された従来の切替装置 用系から予備系への切替動作を行う。

【0005】又、文献ilには、送信側の0/1系ルー トのATMセルにモニタセルを挿入し、受信側でそのモ ニタセルの挿入位置を検出し、①/1系ルートにおいて モニタセルが一致した時点で両系のタイミング同期を確 立したのち、現用系から予備系へ切替える切替装置が関 示されている。

【0006】文献「或いは文献」「の切替装置によれ ば、0/1系ルートを切替える際に、ATMセルの廃棄 や重複受信を発生させることなく系間を切替えること (即ち、無觸断切替を意味する。) ができる。

【0007】通常、切替装置は、点換保守等を目的とす る系の切替に利用される。 切替装置は 例えば定期的な 点検保守等を行うためにスケジューラ機能を有すること があり、スケジューラ機能のケイムスケジュールに基づ いて系間切替作業を実行する。尚、切替装置は、点検保 守等を目的とする無鱗断切蓄の他に、障害発生時におけ る系間の切替に用いられることがある。

[8000]

【発明が解決しようとする課題】ATM方式では、上位 30 レイヤにおけるユーザデータは、AAL(ATM Ad aptation Layer)を介してATMをルに 変換される。出願時現在、AALプロトコルとしては! TU-T勧告1、365、1~5にてAALタイプ1プ ロトコル、AALタイプ2プロトコル、AALタイプ3 /4 プロトコル(これらは共通点が多いため、一般に一 **結総称される。)及びAALタイプ5プロトコルが勧告** 化されている。

【①①①②】上述した文献【や文献】【の切替装置で プ1.タイプ3/4 プロトコル及びタイプ 5 プロトコル を用いる場合。データ損失や重複受信を発生させること なく、系聞切替を行うことができる。

【0010】との理由は、AALタイプ1、3/4及び 5プロトコルにおいて、一連のユーザデータは、先頭表 示フィールド(例えばAALタイプ5では、先頭セル認 議用にATMセルヘッダ内のPT〈Payload T ype:ペイロードタイプ) フィールドが利用され る。)を有する先頭ATMセルから順次に、複數のAT

び1系ルートには、全く同様に多重化されたATMセル が送信側装置から送信されることによる。

【0011】よって、文献【や文献】【に示された従来 の切替装置では、AALタイプ1、3/4或いは5を利 用する場合、例えば、0/1孫ルートがタイミング同期 して動作してるときに片方の系を切り能したのち、再び その系を立ち上げた場合であっても、後述のAALタイ プ2とは異なり、0系及び1系ルートにおいて同じ多重 化がなされたATMセルを送信することができる。 しか がAALタイプ2を利用する場合、この限りではない。 その理由につき以下に説明する。

【0012】即ち、AALタイプ2プロトコルにおいて は、詳細は実能の影應にて後述するが、例えばTDMA (Time Division Multiple A ccess)方式におけるタイムスロット毎に発生した 複数のユーザデータをCPS(Common Part Sub!ayer)パケットにカブセル化し、複数の CPSパケットがATMセル中に多重化される。言い換 26 えれば、AALタイプ2プロトコルは、1つのCPSパ ケットが分割されて複数のATMセルに渡り存在し得る ことがあり、この点がAALタイプ2に特徴的である。 【0013】とれに起因して、両方の系が正常に動作し ている場合には問題がないが、一旦、点検保守等を目的 として片方の系を切り離した後に再度立ち上げた場合に は、O/1系ルートを伝送するATMセル内のCPSパ ケットの位置(即ち、ユーザデータの位置)が異なって しまう。

【①①14】なぜなら、例えば、一旦片方の系を切り離 して再度立ち上げた場合。切り離されなかった系におけ るCPSパケットは復数のATMセルに跨る状態で連続 的に多重化され、このとき、切り離された系におけるC PSパケットは、詳細は後述するが、立ち上げ後に新た に生成されたATMセルペイロードの先頭部分に铬納さ れ、従って、現用系及び予備系聞において、ATMセル 内のユーザデータレベルの同期を実現することができな かったことによる。

【0015】以上のように、上記従来の切替装置では、 AALタイプ2プロトコルを用いる場合に、データ損失 は、AALタイプ1~5プロトコルのうち、AALタイ 40 や重複受信が発生し、従って無路筋切替を行うことがで きなかった。

【0016】そのため、AALタイプ2プロトコルを用 いる場合にも無瞬断切替を実現できる切替装置の出現が 望まれていた。

[0017]

【課題を解決するための手段】そこで、この発明の切替 装置は、送信側装置及び受信側装置間に渡ってATM (Asynchronous Transfer Mo de)セルをそれぞれ伝送する、冗長構成された複数の Mセルに分割されて格納され、その結果、O系ルート及 50 系における現用系及び予備系ルート間の切替を行う。こ

の切替装置は、送信側装置及び受信側装置に以下の構成 要素が設けられている。

【①①18】即ち、送信側装置には、現用/予備系ルー ト間の切替を指示するための切替進備信号を発生させる 切替準備信号発生手段と、送信側装置及び受信側装置間 で受け渡されるべき上位レイヤ可変長データが入力され て、この上位レイヤ可変長データを一連のパケットに変 換することによりパケットストリームを生成すると共 に、切替準備信号が入力されると切替位置表示用バケッ トを生成し、この切替位置表示用パケットを、現用/予 10 り替える方式即ちホットスタンバイ方式が基本であっ 備系ルートを経由すべき各バケットストリームの互いに 同一位置に挿入して現用/予備系パケットストリームを 出方するパケット組立手段と、現用/予備系パケットス トリームが入力され、これらをそれぞれ多重化すること により現用/予備系ATMセルを組み立てる、冗長權成 された複数のセル組立手段とが設けられる。

【① ①19】一方、受信側装置には、現用/予備系AT Mセルを分解することにより現用/予備系パケットスト リームを再生する、冗長構成された複数のセル分解手段 る切替位置表示用パケットの挿入位置を検出し、この検 出された挿入位置よりも前の現用系パケットストリーム 及び検出された当該挿入位置よりも後の予備系パケット ストリームから上位レイヤ可変長データを再生するパケ ット分解手段とが設けられている。

【0020】との権威によれば、送信側装置にて切替位 置表示用バケットを同一位置に挿入した状態の現用/予 備系パケットストリームを生成し、これを多重化してな るATMセルを現用/予傭系ルートにて伝送させること ができる。一方、受信側装置では、伝送してきたATM 30 備系記憶領域からの読み出しを準備しつつ待機し、切替 セルより再生された現用/予備系パケットストリームか **ら切替位置表示用パケットの挿入位置を検出し、この挿** 入位置よりも前の現用系パケットストリーム及び当該挿 入位置よりも後の予備系パケットストリームから上位レ イヤ可変長データを再生することができる。

【① ①21】従って、例えばAALタイプ2プロトコル のように、複数のパケットが単一ATMセル中に多重化 され、かつ複数のATMセルに渡り分割されて存在し得 るAALプロトコルを用いる場合でも、パケットレイヤ レベルでの位相差を認識でき、従って、データ損失や重 復受信を発生させることなく現用/予傭系ルート間を切 り替えること(無瞬断切替)が可能となる。

【① 022】又、この発明の実施に当たり、好ましく は、バケット分解手段は、再生された現用/予備系パケ ットストリームを構成する各パケットを順次に铬納する 現用/予備系記憶領域を有し、検出された挿入位置より も前の現用系パケットストリームを現用系記憶領域から 読み出すと共に、検出された前記挿入位置よりも後の前 記予備系パケットストリームを予備系記憶領域から読み 出すのが良い。

【0023】とのようにすれば、現用/予備系の各パケ ットを現用/予備系記憶領域に一時的に格納しており、 互いに独立な読出タイミングに基づいて各記储領域から の読み出しが可能となる。よって、現用/予備系パケッ トストリーム間にタイミング同期が確立していなくて も、即ちそれらに位相差があったとしても、系間の無路 断切替を箕施できる。

【0024】言い換えれば、従来、系間の切替方式は、 両方の系におけるタイミング同期を確立させた状態で切 た。しかしながら、この好適構成例によれば、系間にタ イミング同期を確立させる必要は無く、例えば予備系を 起勤させた直後に切り替える方式による切替(即ちコー ルドスタンバイからの切替)が可能となる。

【0025】又、この発明の実施に当たり、好適には、 パケット分解手段は、次に示すような。現用系パケット 読出手段と、予備系パケット読出手段と、出力選択手段 とを有するのが良い。

【①026】即ち、現用系パケット読出手段は、現用/ と、再生された現用/予備系パケットストリームにおけ、20 予備系パケットストリームを構成する呂パケットを順次 に絡納する現用/予備系記憶領域と、現用系パケットス トリームを現用系記憶領域から順次に読み出し、との現 用系パケットストリームにおける切替位置表示用パケッ トを検出すると、現用系記憶領域からの読み出しを停止 し、その後、現用/予備系ルート間を切り替えるための 切替信号を発生させる。

【0027】予備系パケット設出手段は、予備系パケッ トストリームにおける切替位置表示用バケットを検出す ると挿入位置よりも後の予備系パケットストリームの予 信号が入力されると当該読み出しを開始する。

【0028】出力選択手段は、切替信号が入力されると 現用/予備系バケット読出手段からの出力経路を選択的 に切り替えつつ上位レイヤ可変長データを出力する。

【0029】との好適構成例によれば、前述した構成と 同様に、現用/予備系パケットストリーム間にタイミン グ同期が確立していなくても、即ちそれらに位相差があ ったとしても、系間の無瞬断切替が実施でき、更に、コ ールドスタンバイ方式による切替が可能となる。この機 成では、特に、現用系パケットストリームを読み出す際 に、切替位置表示用パケットを検出したのちに切替信号 を発生させ、この切替信号により、予備系パケットスト リームの読出を開始させると共に孫間の出力を切り替え る。よって、切替信号による系統的な現用/予備系間の 切替が可能となる。

【0030】また、好ましくは、前述した各現用/予備 系記憶領域を、ランダム読出が可能な記憶素子で構成す るのが良い。

【0031】周知のごとく各記憶領域をFIFOメモリ 59 等のシリアル読出を行う記憶素子で構成した場合には、

必然的に到着順にCPSバケットを読み出すことになる が、との構成のようにランダム読出が可能な記憶素子で 構成すると、予備系記憶領域における切替位置表示用バ ケットの後のパケットからの該出を容易に実行できる。 [0032]

【発明の実施の形態】以下、図を参照して、この発明の 切替装置の実施の形態につき説明する。尚、この説明に 用いる各図は、これら発明を理解できる程度に、各構成 成分の接続関係を機略的に示してあるに過ぎない。又、 付して示し、その重複する説明を省略することがある。 【① 0 3 3 】図 1 は、実施の形態の切替装置を概略的に 示す図である。以下、図1を参照して実施の形態の切替 装置につき説明する。

【0034】図1に示すように、実施の形態の切替装置 11は、送信側装置13及び受信側装置15間に渡って ATMセルをそれぞれ伝送する二重化構成された2つの 系即ち()系ルートR。及び1系ルートR、間の切替を行う 装置である。

成された伝送路やモジュールを含む信号伝送器を意味し ており、切替装置の冗長構成された構成の一部又は全部 を指す。又、0/1系ルートR。/R、は、その一方が現 用系となり他方が予備系となる。通常、これらは同一機 浩を存する。

【① 0 3 6 】尚、この切替装置 1 1 は、適用対象がA T Mセルを透過的に伝送する冗長構成されたルートを有す るシステムであれば、適用され得る。即ち、この切替装 置11は、送信側装置13及び受信側装置15を組み込 置15を互いに健闘して設置してなるネットワーク内の いずれであっても、冗長構成された複数のルートを有す るシステムにおいて、これらルートR。/R.間の切替に 用いることができる。

【① 037】例えば、ATM交換装置内においてはルー ティングスイッチ等が冗長構成される場合があり、この 場合、ルーティングスイッチの両端に位置する回路が上 述した送信側装置13及び受信側装置15に該当する。 又、ネットワーク内の離間した二つのATM交換装置間 のルート(例えば伝送路でありR。/R、に相当する。) が冗長機成されている場合には、二つのATM交換装置 が上述した送信側装置13及び受信側装置15に該当す

【①①38】切替装置11は、このような送信側装置及 び受信側装置間において、冗長模成された各ルートの保 守点検を行うことを目的に現用系から予備系への切替を 行う。この切替装置11は、データの損失や重複受信を 伴わない切替即ち無鱗断切替を行うことを目的とする。 【① ①39】図1に示す切替装置11によれば、送信側 立部19と、冗長構成された()/1系セル組立部21。 /21,とが設けられている。一方、受信側装置15に は、冗長機成された0/1系セル分解部23。/23 ,と、パケット分解部25とが設けられている。

【0040】図1の例では0/1系セル組立部21。/ 21.、0/1系通信路P。/P、及び0/1系セル分解 部23。/23.が、それぞれ0/1系ルートR。/R.に 相当する。

【① 0.4.1】尚、実施の形態におけるATMセルの組立 各図において同様な構成成分については、同一の番号を 10 /分解は、|TU-T勧告 I 3 6 5 . 2 にて勧告化さ れたAALタイプ2プロトコルを介して行うものとす る。但し、この発明の切替装置では、AALタイプ2ブ ロトコルに限らず、複数のパケットが単一のATMセル 中に多重化され、かつ複数のATMセルに渡り分割され て存在し得るAALプロトコルを用いる場合にも、同様 の効果を得ることができる。

【① ① 4 2 】ととで、図1の各構成の機能を説明する前 に、従来の切替装置の問題点に言及しておく。ここでは 先ずAALタイプ2プロトコルについて説明し、しかる [0035]但し、0/1系ルートR。/R。は、冗長棒 20 後、従来技術の切替装置においてAALタイプ2プロト コルを用いた場合に生じた不都合につき詳細に説明す

> 【0043】図2はAALタイプ2プロトコルによるプ ロトコル層の概念図であり、図3はAALタイプ2プロ トコルを用いた場合における従来の切替装置に生じた課 題の説明に供する図である。

【①044】AALタイプ2プロトコルでは、移動通信 システム等におけるTDMA方式等で行われるように、 一連のタイムスロットを個々のユーザに割り続った可変 んだ単一装置内,或いは,送信側装置13及び受信側装 30 長データが用いられる。各タイムスロット毎に区別され るべき個々のユーザデータは、それぞれ単独の上位レイ ∱⊘PDU (Protoco! Data Unit) として扱われる。ここでは、AALタイプ2プロトコル の上位レイヤPDUのように、可変データ長の上位レイ ヤPDUを、上位レイヤ可変長データと称する。 【①045】図2に示すように、AALタイプ2プロト

コルの上位レイヤには、ユーザデータ(図中、USER 1DATAやUSER2DATA等)が複数存在してい る。AALタイプ2プロトコルでは、図2に示すよう に、基ユーザデータUSER1DATA及びUSER2 DATAをユーザデータ毎に異なるCPSパケットCP S-P1及びCPS-P2に格納し、これら一連のCP S-P1及びCPS-P2を、47octet長のCP SプロトコルデータユニットCPS-PDUのペイロー Fに順次に格納していくことにより、CPS-PDUを 生成する。又、ATMレイヤでは、このCPS-PDU にセルヘッダATM-HDを付加して、ATMセルAT M-CELLを組み立てる。

【() () 4.6 】尚、図2に示すように、AALタイプ2プ 装置13には、切替準備信号発生部17と、パケット組 50 ロトコルでは、単一のATMペイロードATM-PLD

に複数のCPS-P1及び2が多重化される。そして、 図3のCPS-P2のように一つのCPSパケットの全 体を格納できない場合、当該CPSバケットCPS-P 2を分割してその前部のみを最初のCPS-PDUのペ イロードに格納し、その後部を後続のCPS-PDUの ペイロードに格納することが可能とされている。

[0047]但し、図2に示すように、送信するべきC PSパケットが無い場合には、ATM-PLDを480 ctet畏とするべくパッドpadが付加される。

り出す場合は、CPS-PDUのスタートフィールドS 丁子 (図2参照) 内のオフセットフィールド (図示せ ず。)値を検出することでCPS-PDUペイロードに おける最初のCPSバケットCPS-P1の開始位置が 認識され、この開始位置に基づき最初のCPS-P1が 切り出される。又、これに続く各CPSパケットCPS -Plのヘッダ内のLl (Length Indica tor)フィールドの値に基づいて後続のCPS-P2 の開始位置が認識され、この開始位置に基づき後続のC PS-P2が切り出される。

【①①49】従来技術による切替装置では、冗長構成さ れた現用/予傭系のセル分割組立回路が、互いに独立し て、CPSパケットをATMセル内に多重化する。よっ て、AALタイプ2フロトコルを用いる場合、一方の系 (予備系) を停止させた後における現用/予備系のCP Sパケットのセル内多重化構成は、互いに異なる場合が ある。

【0050】例えば、図3のように、現用系では、連続 的にATM-CELL1及び2が送信され、正常な動作 が行われているとする。即ち、現用系においては、図3 30 に示すようにATM-CELL1にはCPS-P1と、 CPS-P2の先頭部分とが多重化されており、ATM -CELL2にはCPS-P2の後続部分と、CPS-P3と、CPS-P4とが格納される。

[0051] これに対して、予備系にて、USER2D ATAを送出するタイミングで起動が行われた場合を考 える。このとき、予備系においては、図3に示す例と異 なり、例えばUSER2DATAがATM-CELL2 に格納されてしまう享廉が生じ得る。

[0052]従って、従来の切替装置では、AALタイ 40 プ2プロトコルを用いたとしても、ユーザデータの送信 開始時から両方の系が正常に動作している場合について は問題ない。しかしながら、当該送信の途中で一方の系 を停止させて再度起動させた場合、現用系及び予備系間 でATMレイヤにおける位相同期を実現したとしても、 各ATMセルに格納されたデータ自体が異なっているた め、現用系/予備系間の切替時には必然的にデータ損失 或いはデータ重複受信が生じ、その結果、無路断切替を 行い得なかった。

【① ○53】図1に示す。この発明の実施の形態の切替 50 或いは変換→分配)を行うことにより。それぞれ同一位

装置11は、このような問題を以下のようにして解決す る。尚、以下では、AALタイプ2プロトコルを利用す る形態に限定して説明する。即ち、実施の形態における パケットは、AALタイプ2プロトコルによるCPSパ ケットとなる。

【0054】又、以下では、切替位置認識用バケットと して、CPSパケットと同じレイヤのOAM(保守運用 管理) パケット (以下、切替用OAMパケットと称す る。)を利用する。切替用〇AMパケットは、送信側装 【① 0 4 8】 C P S - P D Uから各C P S パケットを切 10 置13及び受信側装置15間で予めネゴシエーションす ることにより、系間切替を表示する〇AMパケットとし て定義される。

> 【① 0 5 5 】例えば、切替用OAMバケットは、例えば CPSパケットヘッダ内のCID (Channel I dentifier)フィールドやUU! (User-User Indication)フィールド若しくは CPSパケットペイロード等により、当該パケットが切 替位置表示を目的とする旨を表示する。但し、実施の形 態の切替用OAMバケットは、その存在自体が切替位置 20 を表示するパケットであるが、例えば切替位置に関する 情報を有するパケットであってもよい。OAMパケット はAALタイプ2プロトコルの基本機能によって、その 生成や検出が可能であるので、切替装置に特別な回路を 付加する必要が無く、構成を簡略化できる点で好まし

[0056] 図4は、実施の形態の切替装置の送信側装 置における構成要素を概略的に示す図である。又、図5 は、実施の形態の切替装置の受信側装置における構成要 素を概略的に示す図である。以下、図1、図4及び図5 を参照して、実態の形態の切替装置につき詳細に説明し ていく。

【0057】図1及び図4に示すように、切替準備信号 発生部17は、0/1系ルート間の切替を指示するため の切替準備信号SSを発生させる機能を有する。

【① 058】例えば、この切替準備信号SSは、送信側 装置13及び受信側装置15における系間切替動作を開 始させるべく。例えば手動によるレバー切替や自動スケ ジューラ回路によるタイマ動作により発生させる二値信 号でよい。

- 【0059】図1に示すパケット組立部19は、上位レ イヤ可変長データを入力し、上位レイヤ可変長データを 一連のCPSパケットに変換することによりパケットス トリームを生成すると共に、切替準備信号SSが入力さ れると切替用OAMパケットを生成し、このOAMパケ ットを、0/1系ルートR。/R.を経由すべき各パケッ トストリームの互いに同一位置に挿入して0/1系パケ ットストリームを出力する機能を有する。

【0060】とのパケット組立部19は、入力した上位 レイヤ可変長データに対して分配及び変換(分配一変換 慶に切替用OAMパケットが挿入された2系統のパケットストリームを生成できる構成であればよく、次に説明 する図4の構成例に限られない。

【0061】図4に示す送信側装置13におけるバケットストリームを再生ト組立部19は、上位レイヤ可変長データを分配する分配部19aと、分配された上位レイヤ可変長データをCPSバケットに変換することによりバケットストリームを生成する冗長構成された0/1系CPSバケット生成部19b。/19b。と、切替準値信号SSが入力されると切替用OAMバケットOAM-Pを生成し、この切替のAMバケットOAM-Pを各バケットストリームの同一位置に挿入することにより0/1系バケットストリームを出力する冗長構成されたOAMバケット付加部19c。/19c。とを有する。

[0062] 図4に示すように、例えば、パケット組立部19は、切替用OAMパケットOAM-Pを含む0/1系パケットストリーム(CPS-P#1~CPS-P#5)を読出自在に順次に铬納していく冗長構成された0/1系送信側パッファ19d。/19d。な電機制御用であり、例えばFIFOメモリ等のシリアル読出が可能な記憶素子が若しくは受信側パッファと同様なランダム読出が可能な記憶素子で構成される。

[0063] 例えば、図4中の0/1系送信側バッファ 19d。/19d、には、CPSパケットCPS-P#1 ~#5が送信すべき順に铬納され、それぞれ同一位置 (図中ではCPS-P#2及び#3間)に切替用OAM パケットOAM-Pが挿入されている。

[0064] 図1及び図4に示す0/1系セル組立部2 1。/21。は、0/1系パケットストリームを入力し、 これを多重化することにより0/1系ATMセルを組み 立てる機能を有する。

【0065】即ち、例えば図4の0/1系セル組立部2 1。/21.は、0/1系送信側バッファ19d。/19 d.からOAMバケットOAM-Pを含むCPSパケットCPS-P#1~#5を逐次読み出し、各CPSパケットCPS-P#1~#5を図2に示すようにCPS-PDUペイロードに格納し、各CPS-PDUペイロードにSTFを付加してCPS-PDUを生成し、各CPS-PDUにATMセルヘッダATM-HDを付加する 40 ことにより0/1系ATMセルを組み立てる。

[0066] 続いて、図1及び図5を参照して受信側接 置の構成につき説明するが、以下に説明するように、受 信側装置においては現用系及び予備系の構成要素間で、 必要とされる機能は異なる。ここでは、例えば0系が現 用系でかつ1系が予備系であるとして説明する。但し、 前途したように冗長構成された構成要素は同一構造であ る。従って、一般的には、受信側装置における0/1系 の各構成要素は、以下に説明する現用及び予備系の構成 要素の機能を同時に有することとなる。 【0067】図1及び図5に示すように、0/1系セル分解部23。/23.は、0/1系ATMセルを分解することにより、切替用OAMパケットを含む0/1系パケットストリームを再生する機能を有する。

【0068】図1に示すパケット分解部25は、再生された0/1系パケットストリームにおける切替用OAMパケットの挿入位置を検出し、この挿入位置よりも前の現用系パケットストリーム及び挿入位置よりも後の予備系パケットストリームから上位レイヤ可変長データを再生する機能を育する。

[0069]とのパケット分解部25は、入力した2系統のパケットストリームに対して経路選択及び変換(経路選択一変換或いは変換一経路選択)を行うことにより、1系統の上位レイヤ可変長データを再生できる構成であればよく、次に説明する図5の構成例に限られない。

【0070】図5に示す受信側接置15におけるバケット分解部25は、冗長構成された0/1系受信側バッファ25a。/25a。と、冗長構成された0/1系CPS バケット読出部25b。/25b。と、出力選択部25cとを有する。

[0071] 図5に示すように、各0/1系受信側バッファ25&。/25&」は、再生されたバケットストリームを構成する各CPSパケットを順次に格納する。但し、ここでは、図1の予備系である1系通信器P」は非伝送状態下にあり、このため、図5に示すように、1系通信路P、側では、CPS-P#1及び#2が受信側线置にて受信されずに、CPS-P#3~#5のみが受信装置に到着したとする。

39 【0072】尚、各0/1系受信側バッファ25a。/ 25a、は、ランダム読出が可能な記憶素子で構成する のが好ましい。このように、ランダム読出が可能な記憶 素子で構成すると、予備系バッファ25a、では、切替 用OAMバケットに続くCPSパケットの格納アドレス を特定することにより、これを容易に随時読み出すこと ができる。ランダム読出が可能な記憶素子としては、例 えば、SRAMを用いる。

【0073】0系パケット読出部25 b。は、ここでは現用系として動作しているので、0系パケットストリームを0系受信側パッファ25 a。から順次に読み出し、0系パケットストリームにおける切替用OAMパケットを検出すると、受信側0系パッファ25 a。からの読み出しを停止し、その後、0/1 系ルート間を切り替えるための切替信号CSを発生させる。

[0074]1系パケット読出部25b,は、予値系として助作しているので、1系パケットストリームにおける切替用OAMパケットを検出すると挿入位置よりも後の1系パケットストリームの1系受信側パッファ25a,からの読み出しを準備しつつ待機し、切替信号CSが50入力されると当該読み出しを開始する。

13

【① ① 7 5 】出力選択部2 5 c は、切替信号CSが入力 されると0/1系パケット読出部25 b。/25 b、から の出力経路を選択的に切り替えつつ上位レイヤ可変長デ ータを出力する。典型的に重うと、出力選択部25 cは セレクタ回路の機能を有する。

【0076】図5の例では、パケット分解部25は、0 /1系CPSバケット読出部25b。/25b,及び出力 選択部25c間に、冗長構成された0/1系上位レイヤ データ再生部25 d。/25 d,を有する。即ち、0/1 されたパケットストリームを入力し、これに対応する上 位レイヤ可変長データを再生して出力する。但し、上位 レイヤ可変長データを再生する機能実現部は、図示例の 0/1系上位レイヤデータ再生部25d。/25d,の位 置に設けずに、出力選択部25cの後段に設けてもよ

【0077】又、切替信号CSは、予備系パケット読出 部25 b、における読出開始タイミングと、出力選択部 25cにおける切替タイミングとを一括制御するための 信号であり、例えばその発生タイミング自体に情報を有 20 を付加する。 する切替タイミング信号でもよい。

【①①78】図6及び図7は実施の形態の切替装置の動 作説明に供する図であり、図6には送信側装置の各権成 要素におけるデータ変換の様子を示し、図7には受信側 柴崎の各権成要素におけるデータ変換の様子を模式的に 示す。ここで、図4、図5、図6及び図7を参照して、 実施の形態の切替装置の各構成要素におけるデータの状 態と共に、この切替装置の切替動作の流れにつき説明す

へ切り替える例につき説明するが、特に、0系ルートが 動作している最中に、停止状態の1系ルートが動作し始 める等の切替操作を行うこと等に起因して、0系/1系 間でATMセル内のCPS-Pの多重化構成が互いに異 なる場合を考える。

【0080】図6(A)及び図6(B)に示すように、 図4の送信側装置13から図5の受信側装置15に送信 するべき上位レイヤ可変長データUSER#1~#5D ATAは分配部19aにて分配され、0/1系CPSパ ケット生成部19h。/19h.に入力される。但し、各 40 は含まれていない。 USER#1~#5DATAには、ユーザ毎の各ch (チャネル) 情報や各データ長情報が付随する。

【0081】次に、0系CPSパケット生成部19b。 は、ユーザ毎の各で自情報や各チータ長情報等に基づい てCPSパケットヘッダCPS-P-HDを生成し、こ のCPS-P-HDをCPSパケットペイロードとして のUSER#1~#5DATA (ここではSCCSは考 盛しない。)に付加することにより、各CPSパケット CPS-P#1~#5を生成し、しかる後、各CPS-P#1~#5を出力する。

【0082】一方、1系パケット生成部19りょは、例 えばCPS-P#3の生成タイミングで起動した場合に は、CPS-P#3~#5を生成して出力する。

【0083】0/1系パケット生成部19b。/19b. から出力された各CPS-PにおけるOAM-Pの挿入 位置を設定するには、図4の例とは異なるが、例えば各 CPSパケット生成部19b。/19b。に切替準備信号 SSを入力してもよい。との場合、例えば、各バケット 生成部195。/195、は、切替準備信号SS入方直後 孫上位レイヤデータ再生部25d。/25d。は、読み出 10 に生成したCPS-P(図示例では#3)に、切替タイ ミング識別子CIを付加する機能を有する。この切替タ イミング識別子() は、() / 1 系において互いに同一の CPS-Pに付与される。

【0084】図4の0系OAMバケット付加部19c。 は、切替準備信号SSが入力されると、受信側装置との ネゴシエーションにより設定された切替用OAMバケッ トOAM-Pを生成する。その後、ACPS-P#1~ #5を入力し、図6 (C) に示すように切替タイミング 識別子C!を有するCPS-P#3の直前にOAM-P

【0085】又、1系OAMパケット付加部19c ,は、切替準備信号SSが入力されると、同じくOAM -Pを生成する。そして、 ACPS-P#1~#5を入 力し、①系と同様に、切替タイミング識別子CIを有す るCPS-P#3の直前にOAM-Pを付加する。ここ では、1条パケット付加部19c、は、停止状態から起 動状態となるため、図6(D)に示すように、〇AM-P及びCPS-P#3~#5を出力する。

【0086】続いて、0系OAMパケット付加部19c [0079]但し、ここでは0系ルートから1系ルート 30 。から出力されたCPS-P#1. CPS-P#2、O AM-P、CPS-P#3. CPS-P#4及びCPS - P#5は、逐次入力される順に、即ち図6(C)のよ うに送信側()系バッファ19d。に格納される。 【① 0 8 7 】一方、1 系 O A M パケット付加部 1 9 c 。 から出力されたOAM-P. CPS-P#3、CPS-P#4及びCPS-P#5は、図6 (D) のよろに1系 バッファ19d.に順次に格納される。なお図6 (D) では、OAM-Pを出力するタイミングで起動するため 図4の19d.とは異なり、CPS-P#1および#2

> 【0088】図6(E)に示すように、送信側0系バッ ファ19 d。に格納された各CPS-P#1~#5及び OAM-Pは、図4のセル組立部21。に読み出され て、()系ATMセル#1。及び#2。として生成される。 【0089】又、図6 (F) に示すように、送信側1系 バッファ19d、に格納された〇AM-P及び各CPS - P # 3 ~ # 5 は、図 4 のセル組立部 2 1 , に読み出さ れて、1系ATMセル#1,及び#2,として生成され る。但し、各ATMセルの組立時には、0/1系のCP50 S-Pに付与された切替タイミング識別子C I 等の装置

内識別子は除去される。

[0090] とのとき、図6(E)及び図6(F)に示すように、ATMセル内のCPS-Pの多重化状態は0/1系間で異なる。これら基ATMセル#1。及び#2。/#1、及び#2、は、0/1系通信路P。/P、を経由して受信側装置に任送される。

15

[0091] その後、図7(A)に示すように、0系ATMセル#1。及び#2。は、図5の受信側装置15のセル分解部23。に入力されると、CPS-P#1~#5及びOAM-Pに分解されて出力される。一方、図7(B)に示すように、1系ATMセル#1、及び#2は、図5の受信側装置15のセル分解部23、に入力されると、CPS-P#3~#5及びOAM-Pに分解されて出力される。

[0092]次に、図7(C)に示すように、図5の0系セル分解部23。から出力されたCPS-P#1~#5及びOAM-Pは、CPS-P#1、CPS-P#2、OAM-P、CPS-P#3、CPS-P#4及びCPS-P#5の順に、受信側0系バッファ25a。に格納される。0系受信側バッファ25a。では、図7(C)に示すように、入力された各CPS-P#1~#5及びOAM-Pをアドレス順に格納していく。

[0093] 又、図7 (D) に示すように、図5の1系セル分解部23.から出力されたCPS-P#3~#5及びOAM-Pは、OAM-P、CPS-P#3、CPS-P#4及びCPS-P#5の順に、受信側1系パッファ25a.に格納される。受信側1系パッファ25a.にな、図7 (D) に示すように、入力された各CPS-P#3~#5及びOAM-Pをアドレス順に格納していく。

【0094】尚、図7(C)及び図7(D)に示すOAM-Pを含む0/1系のACPS-Pは、CPSパケットへッダを有する状態で、A受信側パッファ25a。/25a,に絡納されているが、CPSパケットへッダに代えてch情報やデータ長情報を表示する装置内識別子を有する状態で絡納されてもよい。

【① 0 9 5】続いて、図7 (C) のごとく受信側0系バッファ25 a。に格納されたCPS-P#1~#5及びOAM-Pは、図7 (E) に示すように、①系パケット該出部25 b。により順次に読み出される。この受信側0系バッファ25 a。からの読み出しは、アドレス順に行うのが良い。このとき、①系パケット該出部25 b。は、CPS-P#1及びCPS-P#2を読み出した後、OAM-Pを読み出すと、読み出し動作を停止し、その後、切替信号CSを発生させる。この切替信号CSを発生させるタイミングは、例えばOAM-Pを検出した直後であってもよい。

[0096] 一方、図7 (D) のごとく受信側1系バッ ケット即ちCPS-P#3の前に切容用OAMバケット ファ25 a, に格納されたCPS-P#3~#5及びO OAM-Pを挿入したのち(図6 (A) 及び図6 (B) AM-Pは、図7 (F) に示すように、1系パケット誌 50 参照)、0/1系ATMセルを組み立てて(図6 (E)

出部25 b,により順次に読み出される。この受信側1系バッファ25 b,からの読み出しは、アドレス順に行う。このとき、1系パケット読出部25 b,は、OAMーPを読み出すと、読み出し動作を停止し、OAMーPの直後のCPSーP#3からの読み出しを準備し、そのまま待機する。又、この1系パケット読出部25 b,は、0系パケット読出部25 b。からの切替信号CSが入力されると、待機していた読み出し動作を開始し、CPSーP#3、CPSーP#4及びCPSーP#5を順り次に読み出す。

【① 097】尚、各パケット該出部25a。/25a,におけるOAM-Pの検出は、AALタイプ2プロトコルに規定された基本機能として、例えばCPS-P-HD内のUUIやCIDフィールドの認識処理によって行うことができる。

【0098】図7(E)のごとく0系パケット読出部2 5 a。から出力された各CPS-P#1及び#2は、図 5の0系上位レイヤデータ再生部25 d。にて再生さ れ、もとのUSER#1及び#2DATAとして出力さ 20 れる。一方、図? (F) のごとく1系パケット読出部2 5 a,から出力された各CPS-P#3~#5は、図5 の1系上位レイヤデータ再生部250,にて再生され. もとのUSER#3~#5DATAとして出力される。 【0099】との出力選択部25cは、入力経路を切り 替えることにより、各入力経路から入力されたデータを 選択的に出力経路から出力する回路である。出力選択部 25 cは、切替信号CSが入力する前には0系上位レイ ヤデータ再生部25d。からの出力を選択する制御状態 にあり、その後、切替信号CSが入力されると、1系上 39 位レイヤデータ再生部25 d,からの出力を選択する制 御状態となる。

[0100]従って、図7中の太矢印に示されるように、出力選択部25cでは、切替信号CSが入力される前にあっては、0系上位レイヤ再生部25点。から出力されたUSER#1及び#2DATAが選択され、しかる後、切替信号CSが入力された後にあっては1系上位レイヤ再生部25点。から出力されたUSER#3~#5DATAが選択されて、これらが一連のUSER#1~#5DATAとして出力され、即ち、データ損失及び40データ宣復を生じることなく0/1系ルート間を切り替えることができる。

[0101]以上の切替装置では、AALタイプ2プロトコルを用いる場合であっても、送信側装置では、図6に示すように、上位レイヤ可変長データUSER#1~#5DATAを変換してなる0/1系パケットストリーム(0/1系の各CPSパケットCPS-P#1~#5)のうち、0/1系パケット付加部にて同じCPSパケット即ちCPS-P#3の前に切替用OAMパケットOAM-Pを挿入したのち(図6(A)及び図6(B) 数略) 0/1系ATMセルを組み立てて(図6(F)

及び図6(F)参照)、これを0/1系ルートに送出す

【0102】更に、受信側装置では、図7に示すよう に、0系ATMセル#1。及び#2。を分解して再生され た()系パケットストリーム (CPSパケットCPS-P #1~#5及びOAMパケットOAM-P(図? (C) **参照))における○AMバケット○AM-Pの挿入位置** を検出し、又、1系ATMセル#1,及び#2,を分解し で再生された1系パケットストリーム(CPS-P#3 ~#5及びOAMパケットOAM-P (図7 (D) 参 照))における〇AMパケットOAM-Pの挿入位置を 検出し、現用系である()系ではOAMパケットOAM-Pの前のCPSパケットCPS-P#1及び#2を読み 出すと共に、予備系である1系ではOAMパケットOA M-Pの後のCPSパケットCPS-P#3~#5を読 み出し、これらを組み合わせたCPS-P#1~#5か ち上位レイヤ可変長データUSER#1~#5DATA を再生している。

【0103】よって、図6(E)及び図6(F)に示す 成の差異、即ち0/1系ATMセルにおける各CPSパ ケットの多重化構成の差異が生じたとしても、CPSバ ケットの損失や重複は生じ得ない。従って、AALタイ ブ2プロトコルを用いる場合であっても、無鱗断切替が

【①104】特に、ここでは、現用/予備系の受信側バ ッファを設けており、各バッファに絡納されたCPSパ ケットは、所望のタイミングで読み出される。よって、 この切替装置では、現用系では切替用OAMバケットの 直前のCPSパケットを読み出し、これとは独立したタ 30 〈その1〉であり、特に、送信側装置におけるデータ変 イミングで、予傭系にて切替用OAMバケットの直後の CPSパケットの読み出しを開始すればよいこととな る。従って、現用/予備系のCPSバケットストリーム 間にタイミング同期が確立していなくても、系間の無瞬 断切替を行うことができる。即ち、いわゆるコールドス タンバイからの無瞬断切替が可能となる。

【① 1 0 5 】以上説明した実施の形態では、AALタイ プ2プロトコルを用いた場合につき説明したが、AAL 2プロトコル以外にも、複数のパケットが単一のATM セル中に多重化され、かつ複数のATMセルに渡り分割 40 19:パケット組立部 されて存在し得るAALプロトコルであれば、同様の効 果が得られると考えられる。

[0106]

【発明の効果】以上説明したことから明らかなように、

この発明の切替装置によれば、送信側装置にて切替位置 表示用パケットを同一位置に挿入した状態で現用/予備 系パケットストリームを生成し、これを多重化してなる ATMセルを現用/予備系ルートにて伝送させることが できる。一方、受信側装置では、伝送してきたATMセ ルより再生された現用/予備系パケットストリームから 切替位置表示用バケットの挿入位置を検出し、この挿入 位置よりも前の現用系パケットストリーム及び当該挿入 位置よりも後の予備系パケットストリームから上位レイ 10 ヤ可変長データを再生することができる。

【0107】従って、例えばAALタイプ2プロトコル のように、複数のパケットが単一ATMセル中に多重化 され、かつ複数のATMセルに渡り分割されて存在し得 **あAALプロトコルを用いる場合でも、パケットレイヤ** レベルで位相差を認識でき、従って、無瞬断切替が可能 となる。

【図面の簡単な説明】

【図1】実施の形態の切替装置を機略的に示す図であ

よろに、AALタイプ2プロトコルの特徴的な多重化構 20 【図2】AALタイプ2プロトコルによるプロトコル圏 の概念図である。

> 【図3】 AALタイプ2プロトコルを用いた場合におけ る従来の切替装置に生じた課題の説明に供する図であ

> 【図4】 実施の形態の切替装置の送信側装置における機 成要素を概略的に示す図である。

> 【図5】 実施の形態の切替装置の受信側装置における機 成要素を機略的に示す図である。

> 【図6】実施の形態の切替装置の動作説明に供する図 換の様子を示す図である。

【図?】実施の形態の切替装置の動作説明に供する図 (その2)であり、特に、受信側装置におけるデータ変 換の様子を示す図である。

【符号の説明】

11:切替装置

13:送信側装置

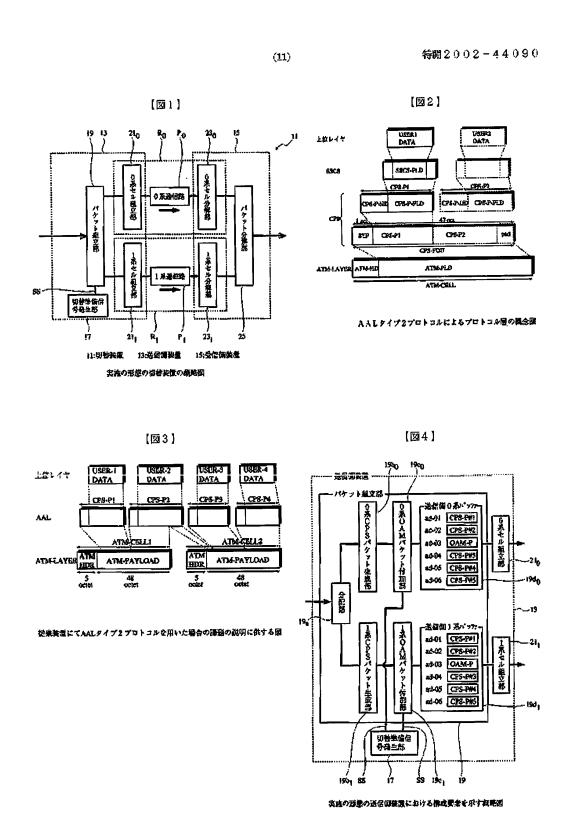
15:受信側装置

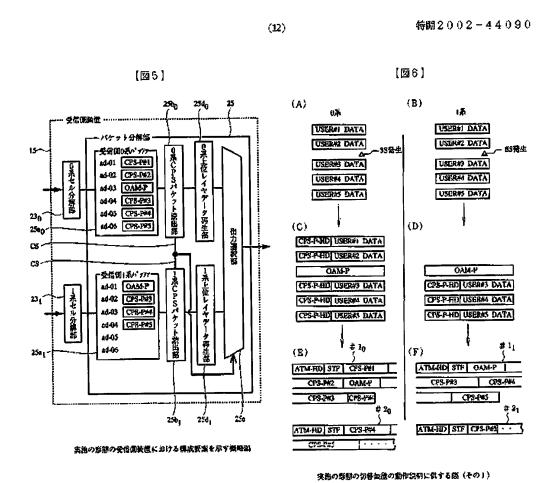
17:切替準備信号発生部

21。/21,:0/1系セル組立部

23。/23、:0/1系セル分解部

25:パケット分解部





 $http://www6.ipdl.jpo.go.jp/tjcontenttrns.ipdl?N0000 = 21\&N0400 = image/gif\&N0401 = /NSA... \ \ 11/5/2003 = 11/5/2000 = 11/5/$

